

Satellite event in Tokyo, Open Source Silicon Workshop

What is Possible with Open Chip Design

第一級の国際半導体学会である 2025 Symposium on VLSI Technology and Circuits にて開催されるOpen Source Silicon Workshop に登壇する国内外の講師を招聘したサテライト・イベントになります。学会ワークショップでの発表内容を講師本人が東京/日本橋にて再度講演いたします。日米欧のオープンソースシリコンをリードするキーマンが講師として集結しますので、最新の内外状況の情報アップデートに加えて、第一人者と直接会話する絶好の機会となります。講演後にケータリングもご用意していますので、オープンソースシリコンの国際ネットワークを広げる場として活用頂ければ幸いです。

なお、本イベントは三井不動産株式会社と株式会社AIST Solutionsの協力の下、オープンソースシリコンの国内エコシステムのプラットフォーム構築をすすめている一般社団法人OpenSUSIが企画した無償イベントとなります。

Speaker 登壇者



Brown University
Mehdi Saligane



IHP - Leibniz Institute for
High Performance Microelectronics
Frank Vater



University of HAWAII
Boris Murmann



ETH Zürich
Frank K. Gürkaynak



JKU, Linz, Austria
Harald Pretl



Fondazione Chips-IT
Carlo REITA



PEZY Computing, K.K.
Naoya Hatta



Precision Innovations Inc
Tom Spyrou



Google Research
Gregory Kielian

2025.6.13 FRI

15:00~19:30
(14:30開場)
18:25~19:30ネットワーキング

事前登録制

参加費無料

定員 | 100名 (無料・事前登録制) | 会場 | 日本橋ホール (日本橋高島屋三井ビルディング9階) ※使用言語: 英語 (同時通訳なし)



| 主 催 | 一般社団法人OpenSUSI | 共催 | 株式会社AIST Solutions、一般社団法人RISE-A、三井不動産株式会社
| 協 力 | 一般社団法人ライフサイエンス・イノベーション・ネットワーク・ジャパン | お問い合わせ | secretary@opensusi.org

Satellite event in Tokyo, Open Source Silicon Workshop

What is Possible with Open Chip Design

Program
プログラム

15:00~15:05	Opening Remarks Sponsor: Opensusi Jun-ichi Okamura
15:05~15:25	Open PDK initiative & free open source MPW access in IHP technology Frank Vater, IHP - Leibniz Institute for High Performance Microelectronics
15:25~15:45	Gm/ID-Based Analog Circuit Sizing Using Open-Source Tools Boris Murmann, University of HAWAII
15:45~16:05	End-to-end open-source IC design Frank K. Gürkaynak, ETH Zürich
16:05~16:25	Using Open-Source EDA Tools in Hands-On IC Design Education Harald Pretl, JKU, Linz, Austria
16:25~16:40	Coffee Break
16:40~17:00	Toward End-to-End Open Platforms and Chips for Embodied AI Carlo REITA, Fondazione Chips-IT
17:00~17:20	Veryl: A New Hardware Description Language Developed as Open-Source Software Naoya Hatta, PEZY Computing, K.K.
17:20~17:40	Using Open-Source EDA for Machine Learning Tom Spyrrou, Precision Innovations Inc
17:40~18:00	Open Source Co-Design of LLMs for the Edge - From Cloud to Handheld - for Ushering in an Era of Localized Intelligence Gregory Kielian, Google Research
18:00~18:20	gLayout: Agentic AI for Analog Layout Generation Mehdi Saligane, Brown University
18:20~18:25	Closing Remarks Sponsor: Mitsui Fudosan Hiroshi Saigusa
18:25~19:30	Networking

Access 会場へのアクセス

〒103-0027 東京都中央区日本橋2丁目5-1 日本橋高島屋三井ビルディング
東京メトロ銀座線・東西線「日本橋」駅直結、都営浅草線「日本橋」駅 徒歩1分
地下鉄東京メトロ半蔵門線「三越前」駅 徒歩5分、JR「東京」駅 徒歩5分
「日本橋高島屋三井ビルディング」B1階および1階のオフィスイントランスより
オフィスエレベーターをご利用の上、9階日本橋ホールまでご来場ください。
※日本橋高島屋S.C.「本館」および「新館」からのアクセスは出来ません。



Application お申し込み



左記お申込み
フォームより
参加登録をお願いします

お問い合わせ先 | secretary@opensusi.org

※会場の関係から、参加数の上限にて参加登録サイトは停止されます
※登録サイトから返送される参加証付きのメールを印刷してお持ちください
※当日参加証と名刺2枚のご用意をいただき、受付にて提示をお願いします
※イベント等で撮影した動画、写真は、一般社団法人OpenSUSI、三井不動産株式会社、
一般社団法人RISE-A（設立登記申請中）および登壇関係者等がホームページ・
パンフレット等に使用する場合がございます