Open Source Silicon Workshop in Tokyo 2027

Speaker



Mehdi Saligane
Chair, IEEE SSCS Open-Source Ecosystem (OSE), Assistant Professor, Brown University



Yukio Miyasaka
Postdoctoral Researcher, PULP Group, ETH Zürich



Junichiro Kadomoto
Assistant Professor, The University of Tokyo



Samir Patel
CSO, ChipFoundry; Open-Source Silicon Advocate in India



Oleg Levitsky
Technical Project Manager at Siemens EDA



Davide Rossi
Associate Professor at University of Bologna, Open Hardware at Chips-IT

Johan Euphrosine
Developer Relations Engineer, Google

2027.1.29 FRI 15:00~19:30

（14:30 開場）
18:30 ~19:30 ネットワーキング

会場：東京都中央区日本橋室町 1-7-1 スルガビル 7 階

事前登録制
参加費｜無料
定　員｜150名
使用言語｜英語（同時通訳あり）
事前登録はこちらから

Open Source Silicon: A Growing Global Momentum

国際的な半導体設計自動化（EDA）分野の学会「ASP-DAC 2027」への参加に合わせ、日米欧でオープンソースシリコンを牽引するキーパーソンが東京・日本橋に集まり、世界各地での最新の取り組みや今後の展望について講演します。
本イベントは、国内外のオープンソースシリコンの最新動向を把握できるだけでなく、世界の第一線で活躍する研究者・技術者・コミュニティリーダーと直接意見交換できる貴重な機会です。
講演終了後には、ケータリングを交えたネットワーキングの時間も設けています。国内外の参加者との交流を通じて、新たな連携や共同開発のきっかけを生み出し、オープンソースシリコンの国際ネットワークを広げる場として、ぜひご活用ください。
本イベントは、RISE-A および株式会社 AIST Solutions の協力のもと、国内におけるオープンソースシリコン・エコシステムのプラットフォーム構築を推進する一般社団法人 OpenSUSI が企画・開催する参加無料のイベントです。皆様のご参加を心よりお待ちしております。

OPENSUSI　AIST SOLUTIONS 産総研グループ　RISE-A Revolutionary Innovation by Semiconductor Ecosystem for All Industries

｜主　催｜一般社団法人 OpenSUSI　｜共　催｜株式会社 AIST Solutions、一般社団法人 RISE-A
｜お問合せ｜secretary@opensusi.org

Open Source Silicon Workshop in Tokyo 2027

Open Source Silicon: A Growing Global Momentum

PROGRAM
プログラム

15:20-15:40
The Chipathon: Designing the Next Wave of Open Chips with AI
Mehdi Saligane – Chair, IEEE SSCS Open-Source Ecosystem, Assistant Prof. Brown Univ., Google

15:40-16:00
Toward Democratized Chip Design: Open-Source EDA for Agile Silicon Fabrication
Junichiro Kadomoto – Assistant Professor, The University of Tokyo

16:00-16:20
Easy, Affordable & Risk free Prototyping
Samir Patel – CSO, ChipFoundry; Open-Source Silicon Advocate in India

16:40-17:00
Open-source EDA tape-outs and the upcoming AI-EDA paradigm
Yukio Miyasaka – Postdoctoral Researcher, PULP Group, ETH Zürich

17:00-17:20
TPULP Advances: Latest Research Updates and Technology Transfer through CHIPS-IT
Davide Rossi – Associate Professor at University of Bologna, Open Hardware at Chips-IT

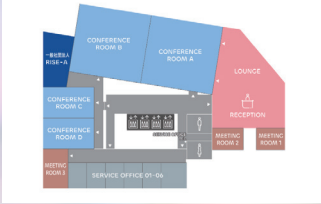
17:20-17:40
OpenROAD and Beyond: Rethinking EDA and Semiconductor Design in the AI Era
Oleg Levitsky – Technical Project Manager at Siemens EDA

17:40-18:00
OpenROAD and XLS project update by Google Hardware Toolchains team
Johan Euphrosine – Developer Relations Engineer, Google

ACCESS
会場へのアクセス







〒103-0022 東京都中央区日本橋室町 1-7-1　スルガビル 7 階
アクセス　東京メトロ三越前駅 A1 出口から徒歩 1 分 / 東京駅から徒歩 12 分

Application
お申し込み

左記お申込み
フォームより
参加登録お願いします

｜お問合せ｜secretary@opensusi.org

※会場の都合、参加数の上限に達し次第、参加登録サイトは停止されます
※登録サイトから返送される参加証付きのメールを印刷してお持ちください
※当日参加証と名刺２枚のご用意をいただき、受付にて提示をお願いします
※イベント等で撮影した動画、写真は、一般社団法人 OpenSUSI、三井不動産株式会社、一般社団法人 RISE-A（設立登記申請中）および登壇関係者等がホームページ・パンフレット等に使用する場合がございます